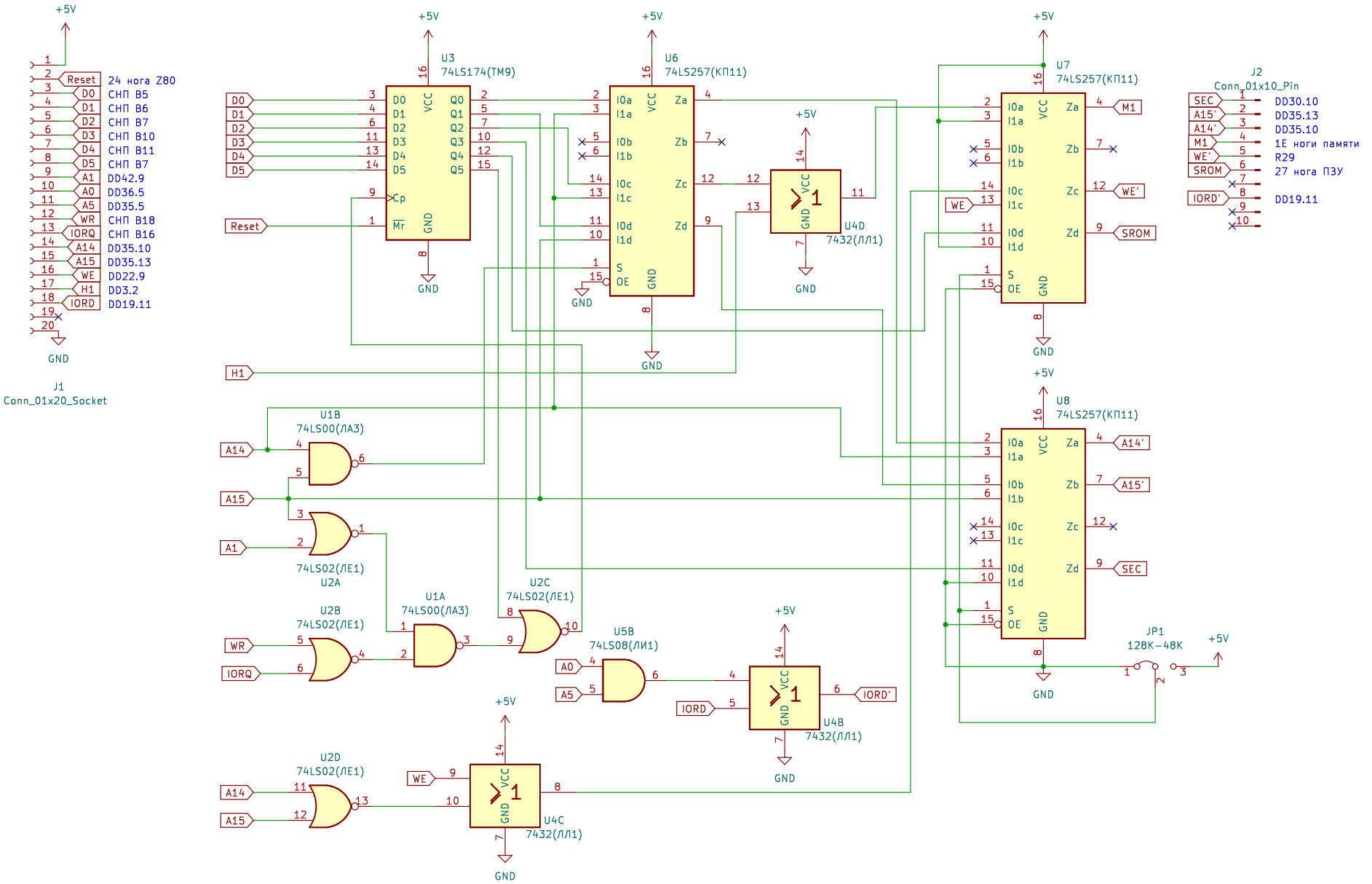
+5V
J1
Conn_01x20_Socket
1 Reset 24 нога Z80
2 D0 СНП B5
3 D1 СНП B6
4 D2 СНП B7
5 D3 СНП B10
6 D4 СНП B11
7 D5 СНП B7
8 A1 DD42.9
9 A0 DD36.5
10 A5 DD35.5
11 WR СНП B18
12 IORQ СНП B16
13 A14 DD35.10
14 A15 DD35.13
15 WE DD22.9
16 H1 DD3.2
17 IORD DD19.11
18
19
20
GND
U3
74LS174(TM9)
D0 D1 D2 D3 D4 D5 Reset
Cp Mr VCC GND
Q0 Q1 Q2 Q3 Q4 Q5
U6
74LS257(КП11)
I0a I1a I0b I1b I0c I1c I0d I1d S OE
Za Zb Zc Zd
U4D
7432(ЛЛ1)
U7
74LS257(КП11)
M1 WE' SROM
U8
74LS257(КП11)
A14' A15' SEC
J2
Conn_01x10_Pin
SEC DD30.10
A15' DD35.13
A14' DD35.10
M1 1E ноги памяти
WE' R29
SROM 27 нога ПЗУ
IORD' DD19.11
H1
U1B
74LS00(ЛА3)
A14
A15
U2A
74LS02(ЛЕ1)
A1
U1A
74LS00(ЛА3)
U2C
74LS02(ЛЕ1)
U2B
74LS02(ЛЕ1)
WR
IORQ
U5B
74LS08(ЛИ1)
A0
A5
U4B
7432(ЛЛ1)
IORD
IORD'
JP1
128K–48K
U2D
74LS02(ЛЕ1)
WE
U4C
7432(ЛЛ1)